

Microelectronic designer :
Analog / Mixed-Signal
Junior/Senior

Department of Electronic Optronics and Signal (DEOS)
 Mail: romain.molina@isae-superaero.fr
 Phone: 05 63 33 83 74

10 av Edouard Belin
 31400 Toulouse
 France

Microelectronic design for the research in IC Image sensors



Context

The research team CIMI of ISAE-SUPAERO (Engineering School) in Toulouse, design and characterize IC image sensors for its partners (AIRBUS Thales, CNES and ESA) and fundamental research in cryogenic Temperatures or radioactive environment.

The candidate will integrate a team of 3 Designers for the design of full custom integrated circuits.

Missions

In the field of our collaborations with our different partners you will be in charge of:

- Design of analogic and digital blocs for news mixed signals integrated circuits with the design team.
- Contribute to the improvement and expertise development of the knowledge of the team.
- Use design techniques adapted to harsh environments such as radioactive or cryogenic environments.
- Support the characterization of our own integrated circuits.
- Share your work in French or in English.

Profile and skills

- Master degree in Micro-electronic design or in Semiconductor physics.
- Knowledge in Cadence conception environment.
- Work on unix workstation.
- Experience in read out image circuit and basics analog IP (Bandgap Reference, OTA...) will be aprecied
- Work in team, knowledge sharing and good organisation are mandatory
- French writing and speaking

Contract

- 3 years contracts
- Salary is depending on the experience

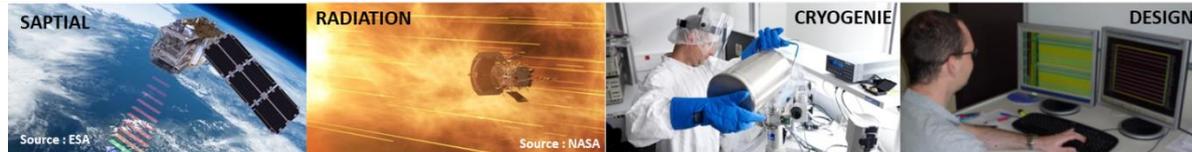
Please send your motivation letter and curriculum vitae to the email address.

Design Microélectronique : Analog / Mixed-Signal Débutant/ Confirmé

Département Electronique Optonique et Signal (DEOS)
 Mel: romain.molina@isae-supaeero.fr
 Tel: 05 63 33 83 74

10 av Edouard Belin
 31400 Toulouse

Conception Microélectronique pour la recherche sur les capteurs d'image intégrés



Contexte

Dans le cadre collaborations avec ses partenaires (AIRBUS, THALES , CNES, ESA) ou ses activités de recherche, le groupe CIMI de l'ISAE-SUPAERO, à Toulouse, développe et caractérise des circuits intégrés d'exploration permettant de répondre aux problématiques relatives aux capteurs d'image qu'ils soient ou non opérés en environnements sévères (radiatif et/ou cryogénique). Dans ce contexte et pour renforcer son équipe de 3 designers, l'ISAE-SUPAERO recherche un(e) Ingénieur(e) de design en Micro-électronique appliquée aux circuits intégrés capteurs d'images et aux détecteurs à semi-conducteur.

Missions

Dans le cadre de projets en collaboration avec nos différents partenaires vous aurez en charge :

- La conception de blocs analogiques et numériques en équipe pour des circuits intégrés mixtes.
- Contribuer à l'effort du groupe pour les développements de savoir-faire dans la conception de circuits intégrés.
- La mise en œuvre des différentes techniques de design adaptées aux environnements aux contraintes sévères tel que les milieux radiatifs ou cryogéniques.
- Le support et le suivi de la caractérisation des circuits réalisés au sein de l'équipe.
- Présenter votre travail en français ou en anglais à nos différents partenaires industriels.

Profil et compétences

- Bac +5/Master/Ingénieur, spécialisé en microélectronique / physique du semi-conducteur.
- Vous avez déjà utilisé l'environnement de conception Cadence.
- Travail en environnement Unix.
- La connaissance de circuit de lecture imageur ainsi que les IP de base Bandgap, OTA serait appréciée.
- L'autonomie, la capacité à travailler en équipe, le goût de l'organisation et de la communication, sont indispensables.

Contrat

- CDD de 3 ans
- Salaire en fonction de l'expérience

Merci d'envoyer une lettre de motivation, un CV détaillant l'expérience